

Le présent fichier PDF **Figures** reproduit des extraits du document

Initiation à l'informatique

L'auteur est le Chef de Bataillon **Cornebois**

Edité par l'**Ecole Supérieure Technique du Génie** (armée française)

Une réimpression 1975 d'une première édition de 1973.

Cet ouvrage est disponible sous le numéro **AC 26132** dans l'inventaire de la collection de l'ACONIT, Association pour un conservatoire de l'informatique et de la télématique, Grenoble.

Ce document de 102 pages est structuré en deux parties : une partie de textes en 9 chapitres et des annexes, et une partie qui comporte 23 figures.

Il s'agit d'un photocopie de cours.

Les extraits fournis dans le présent PDF donnent en copie quelques extraits de la partie « figures »

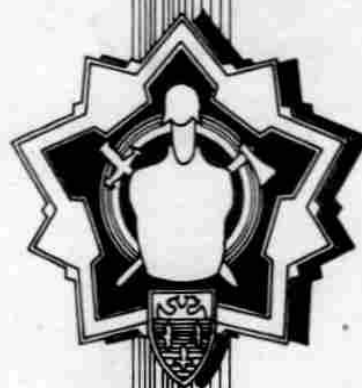
Pour utiliser ce document, mentionnez l'auteur du document, ainsi que la Base de Données ACONIT n° 26132.

Il est rappelé que la loi sur les droits d'auteur n'autorise que les reproductions partielles de documents à titre individuel et pour des motifs de recherche.

AC26132

ECOLE SUPERIEURE TECHNIQUE DU GENIE

INITIATION A L'INFORMATIQUE



Chef de Bataillon CORNEBOIS
(réimpression 1975)

Inf. 3 - 73

5
CODE HOLLERITH ET INTERNE ISO

CARACTERE	PERFORATION (HOLLERITH)			CODE INTERNE (ISO)	
				Hexadécimal	Codé Binaire
ESP				0010	0000
0		0		0011	0000
1		1		0011	0001
2		2		0011	0010
3		3		0011	0011
4		4		0011	0100
5		5		0011	0101
6		6		0011	0110
7		7		0011	0111
8		8		0011	1000
9		9		0011	1001
.	12	8	3	0010	1110
/	0	1		0010	1111
#		8	3	0010	0011
%	0	8	4	0010	0101
-	11			0010	1101
*	11	8	4	0010	1010
A	12	1		0100	0001
B	12	2		0100	0010
C	12	3		0100	0011
D	12	4		0100	0100
E	12	5		0100	0101
F	12	6		0100	0110
G	12	7		0100	0111
H	12	8		0100	1000
I	12	9		0100	1001
J	11	1		0100	1010
K	11	2		0100	1011
L	11	3		0100	1100
M	11	4		0100	1101
N	11	5		0100	1110
O	11	6		0100	1111
P	11	7		0101	0000
Q	11	8		0101	0001
R	11	9		0101	0010
S	0	2		0101	0011
T	0	3		0101	0100
U	0	4		0101	0101
V	0	5		0101	0110
W	0	6		0101	0111
X	0	7		0101	1000
Y	0	8		0101	1001
Z	0	9		0101	1010
\$	11	8	3	0010	0100
[	12	8	4	0101	1101
@		8	4	0100	0000
&	12			0010	0110
;	0	8	3	0010	1100
,	11	8	7	0010	0111
(	12	8	5	0010	1000
<	12	8	6	0011	1100
\	12	8	7	0101	1100
↑	11	0		0101	1110
:	11	8	6	0011	1011
=	0	8	5	0011	1101
''	0	8	6	0010	0010
!	0	8	7	0010	0001
>		8	6	0011	1110

SYSTEME
HEXADECIMAL
(BASE 16)
ET SA REPRESENTATION
BINAIRE
(4 BITS)

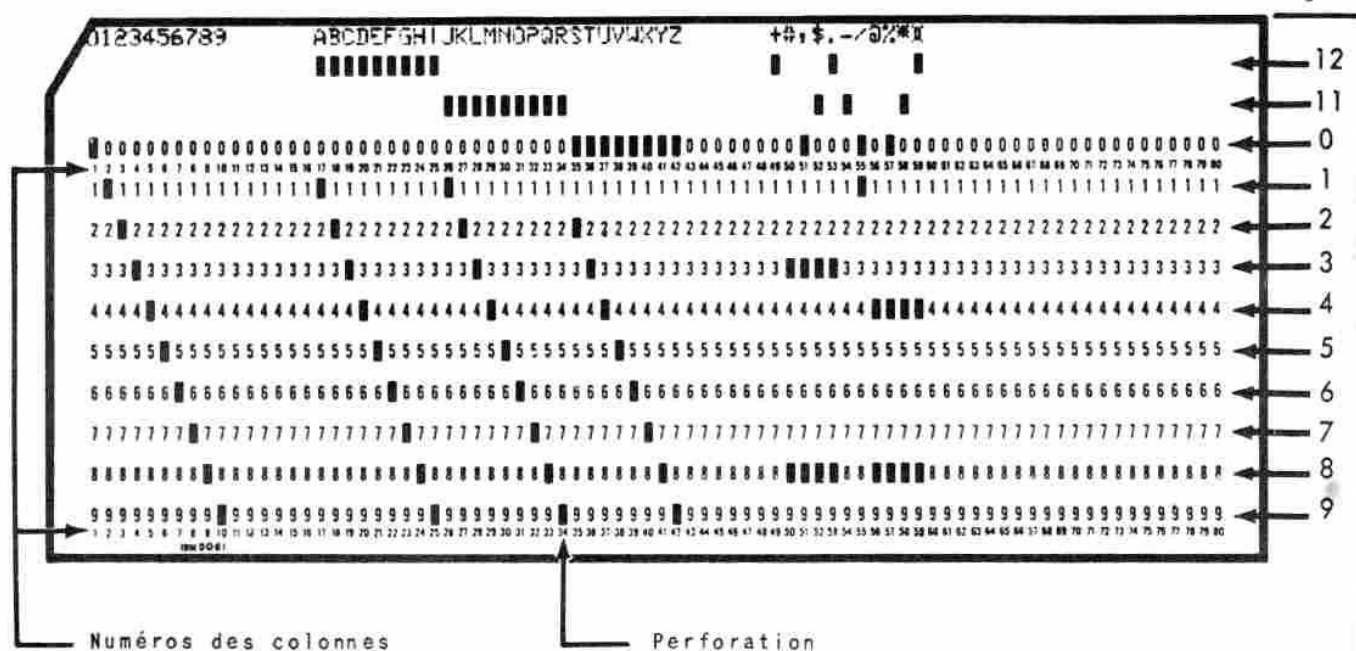


0	0000
1	0001
2	0010
3	0011
4	0100
5	0101
6	0110
7	0111
8	1000
9	1001

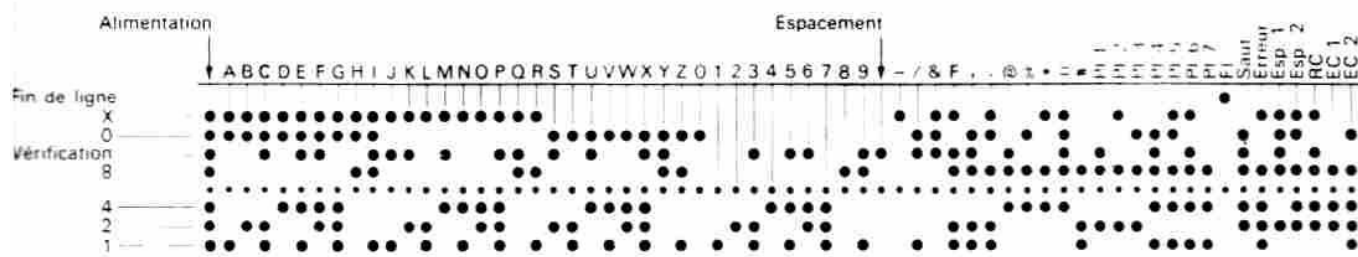
LA CARTE PERFOREE

Haut de la carte

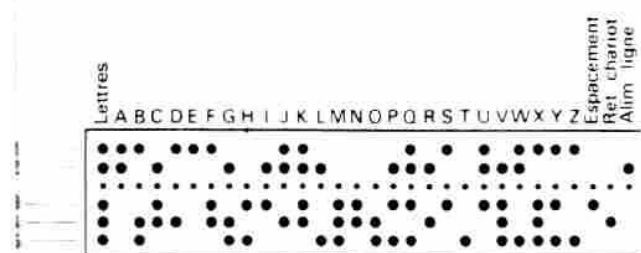
Lignes



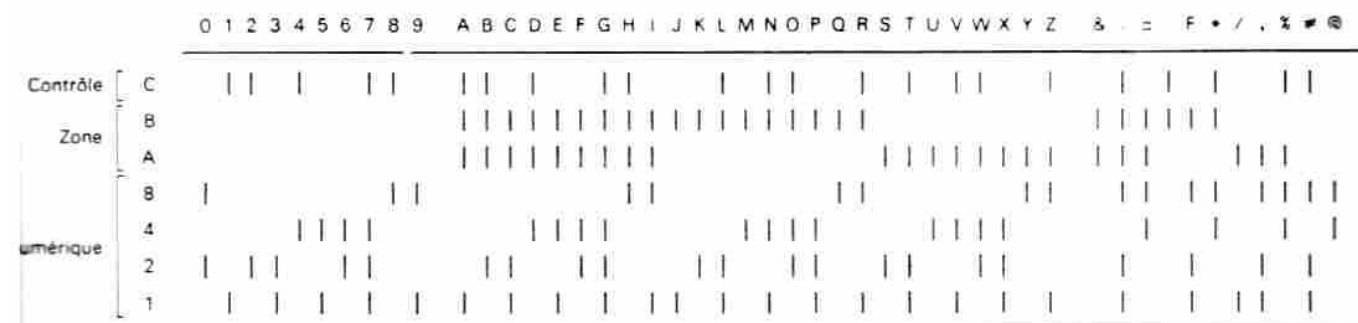
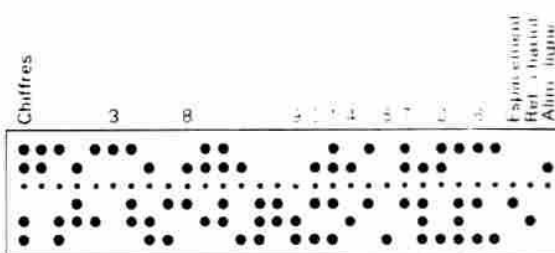
SYSTEME DE CODIFICATION SUR BANDES PERFOREES OU MAGNETIQUES



Bande papier perforée 8 canaux

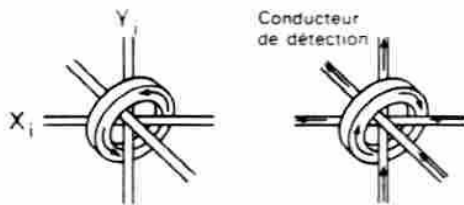


Bande papier perforée 5 canaux

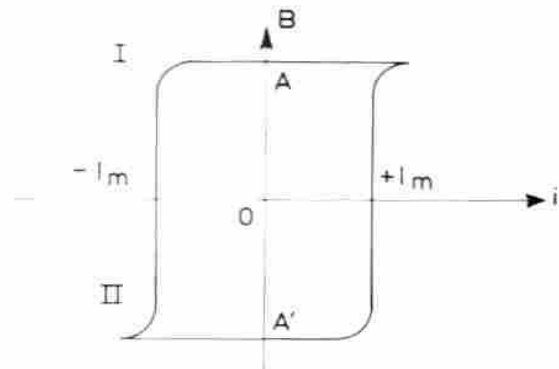


Bande magnétique 7 pistes, code alphanumérique à 6 bits

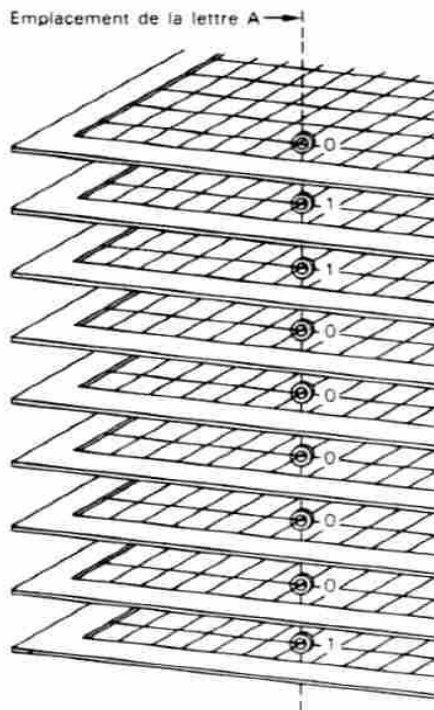
12
MEMOIRES A TORES



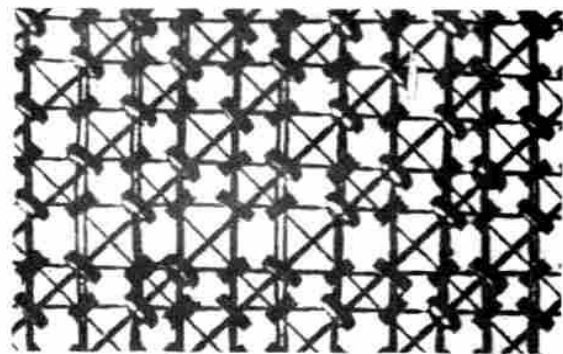
1° - Conducteur de détection traversant un tore



4° Cycle d'hystérésis

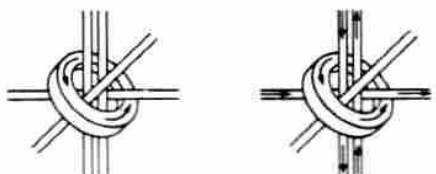


L'ensemble des "bits" correspondant à un caractère alphanumérique codé ou à un mot est disposé sur une même verticale



5°

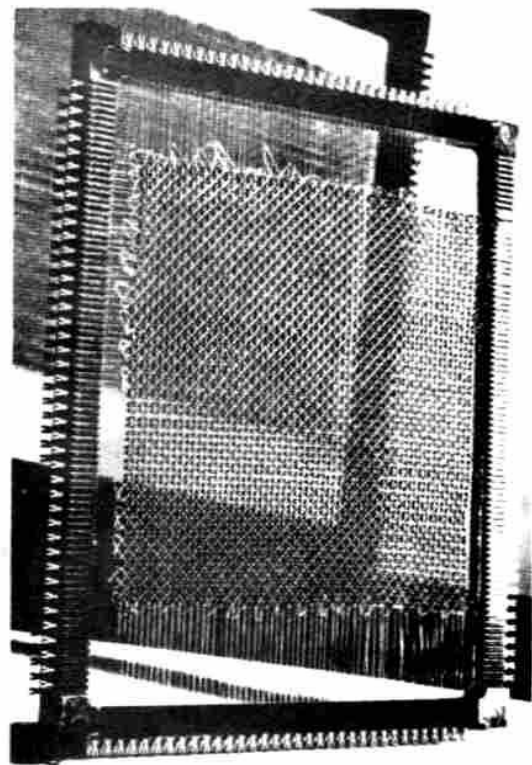
2° - Conducteur de détection dans un plan de tores



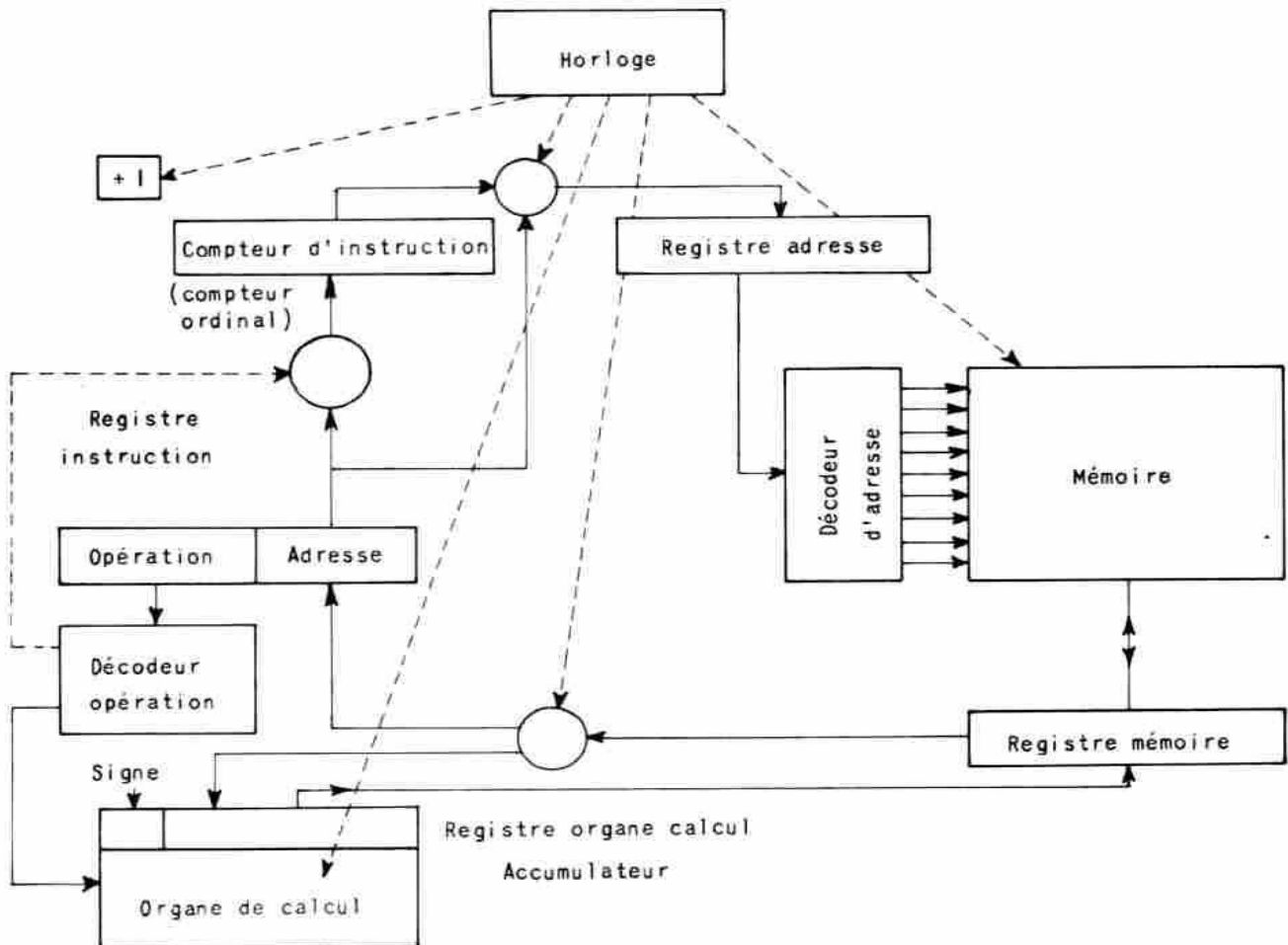
Tore à 0

Tore demeurant à 0

3° - Conducteur d'inhibition dans un tore



UNITE CENTRALE



Schéma



Vue extérieure

Prix moyen par bit (en centimes) des différentes mémoires en fonction de leur utilisation en 1971, 1975.

	ANNEE	TORES	SEMICONDUCTEURS
			M.O.S.
Mini-ordinateurs	1971	2,5	5
	1975	1	0,5
Petits ordinateurs	1971	2	5
	1975	1	0,5
Moyens ordinateurs	1971	1,5	5
	1975	0,9	0,4
Gros ordinateurs	1971	1	4
	1975	0,8	0,4

