AC_26776 Sommaire:

Le présent fichier PDF est extrait du document

M8063 Falcon, SBC-11/21
Single-Board Computer, User's Guide
Preliminary

Guide daté de 1981, et édité par DEC – Digital Equipment Corporation

Ce guide est disponible sous le numéro **AC-26776** dans l'inventaire de la collection de l'ACONIT, Association pour un conservatoire de l'informatique et de la télématique, Grenoble.

Le SBC-11/21 est un ordinateur 16 bits tenant sur une seule carte électronique.
Il n'est pas clair pourquoi il y a le nom de M8063-Falcon : cela aurait pu en effet correspondre au nom du microprocesseur utilisé. Le M faisant penser à Motorola, mais cela ne semble pas correspondre ; il y a eu un Intel 8063, mais il n'a jamais été mis en production.

Ce guide décrit l'architecture du système d'ordinateur, ainsi que les informations nécessaires à sa programmation.
Ce système rassemble des éléments d'un ordinateur de type PDP-11, sur un seul circuit imprimé d'où son nom de SBC-11, pour Single Board Computer (Ordinateur mono-circuit). Ce circuit imprimé a pour dimension 8.5 x 5.2 pouces. Il contient 4 K-octets de mémoire RAM, et des connexions pour aller jusqu'à 32 K-octets de mémoire vive externe.
Toutes les instructions d'un PDP-11 ne sont pas présentes, mais seulement une sous-partie identifiée comme /21.

Le présent PDF est une copie de pages de ce guide :

-page de couverture
-page de copyright
-table des matières (10 pages)
-préface (une page)

Fiche rédigée le 3/6/2019 par Jean Ricodeau.

EK-KXT11-UG-PRE

M8063 Falcon SBC-11/21 Single-Board Computer User's Guide

PRELIMINARY

digital

1st Edition, November 1981

Printed in U.S.A.

CONTENTS

FIGURES

TABLES

PREFACE

This manual provides the user with configuration, system architecture and programming information for the SBC-11/21. The configuration requirements are described in Chapter 2 and the system architecture is presented in Chapter 5. The programming techniques are described in Chapter 6 and the instruction set is listed in Chapter 7. The operational theory is presented in Chapter 8 and the schematics are in Appendix E. The Macro-ODT option is described in Chapter 4 and the listing is in Appendix D. Options for use on the LSI-11 bus are listed in Chapter 3 and the module bus requirements are described in Chapter 9. An example of software development is covered by Appendix C. Appendix A summarizes the instruction timing and Appendix B compares the SBC-11/21 to other LSI-11 microprocessors.

NOTE

This manual is to be used only for the SBC-11/21 module, M8063 Revision C. This revision can be identified by the circuit board #501448C located on the module as described in Figure 1-1.