

DOCUMENTATION SUR L'ANALYSEUR D'ÉTAT LOGIQUE HEWLETT-PACKARD HP 1611A

FICHE N° 3822

PRÉSERVER
SAUVEGARDER
VALORISER

Période de fabrication : 1975-1999

Fabricant : Hewlett-Packard Company

Domaines : Informatique et Communication, Physique

Sous-domaines : Ordinateurs, Electronique, Traitement du signal

Organisme : Université de Rennes

Ville : Rennes

Modèle : HP 1611A

Matériaux : Papier

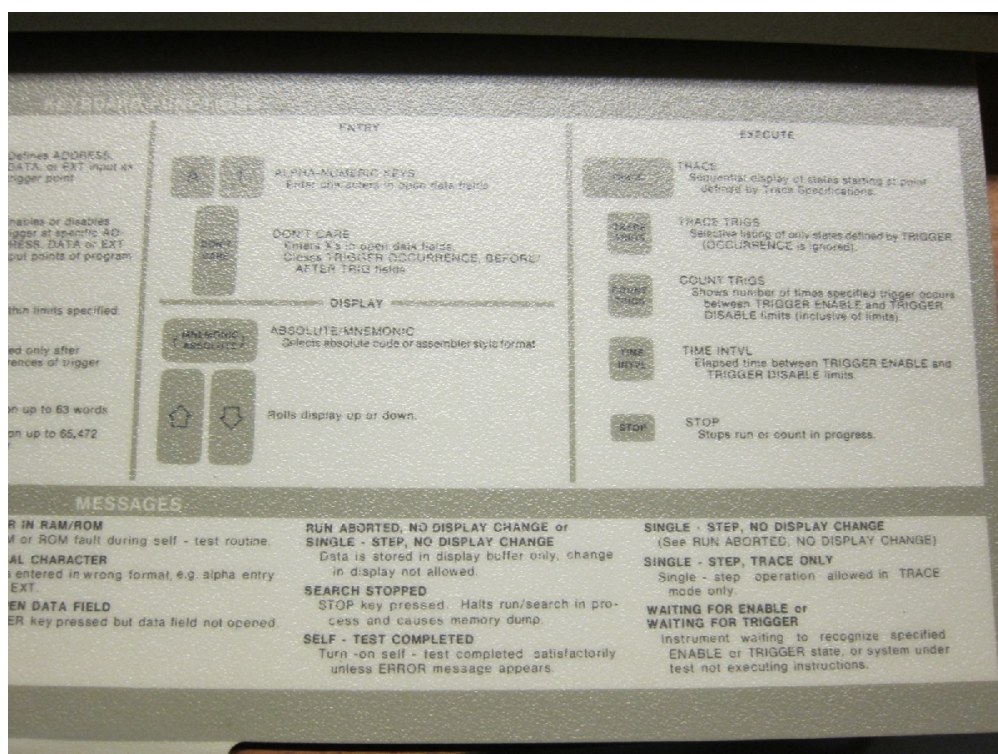
Description

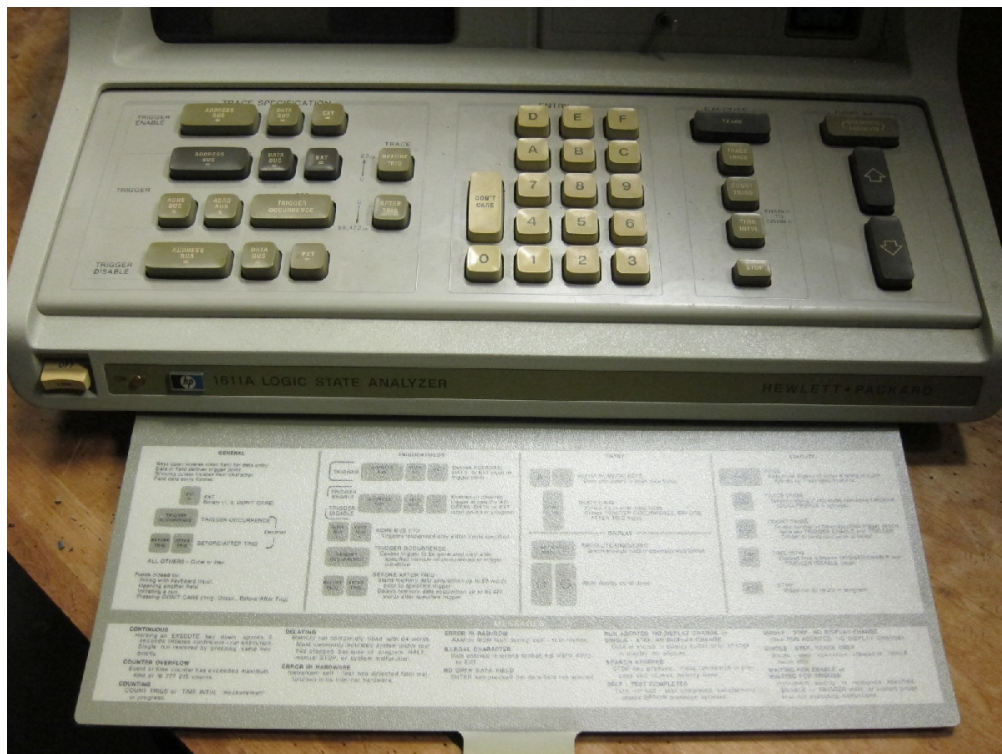
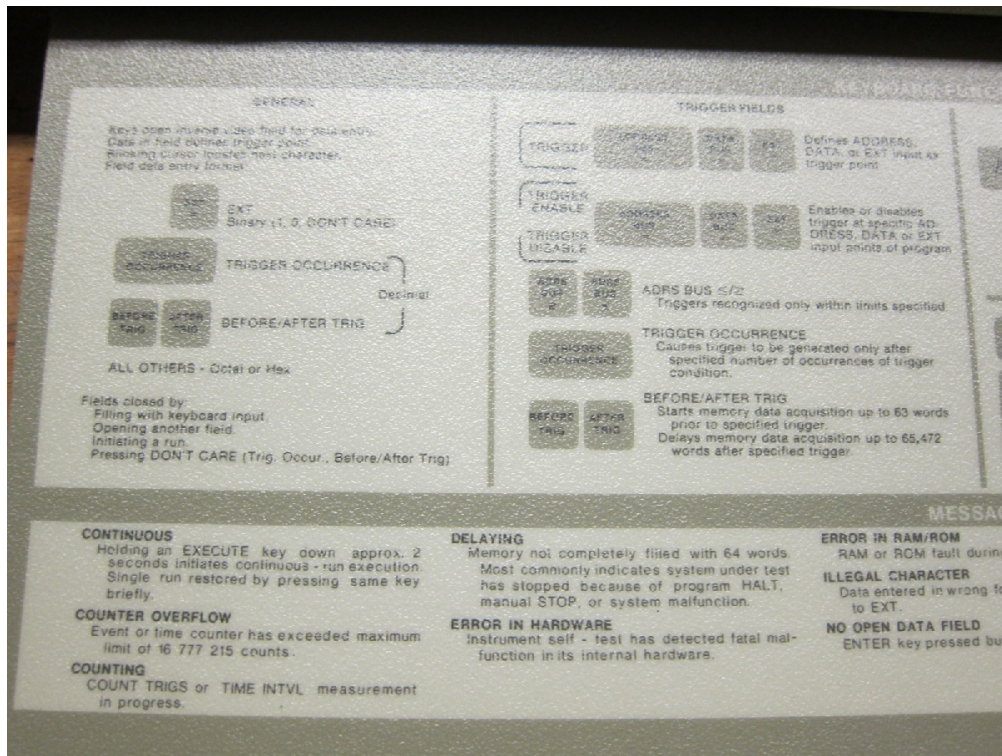
Ces différentes documentations décrivent le fonctionnement et les caractéristiques de l'analyseur d'état logique Hewlett-Packard HP 1611A. Elles sont extraites du catalogue de HP de 1978 (quatre pages) et du mode d'emploi intégré dans l'appareil.

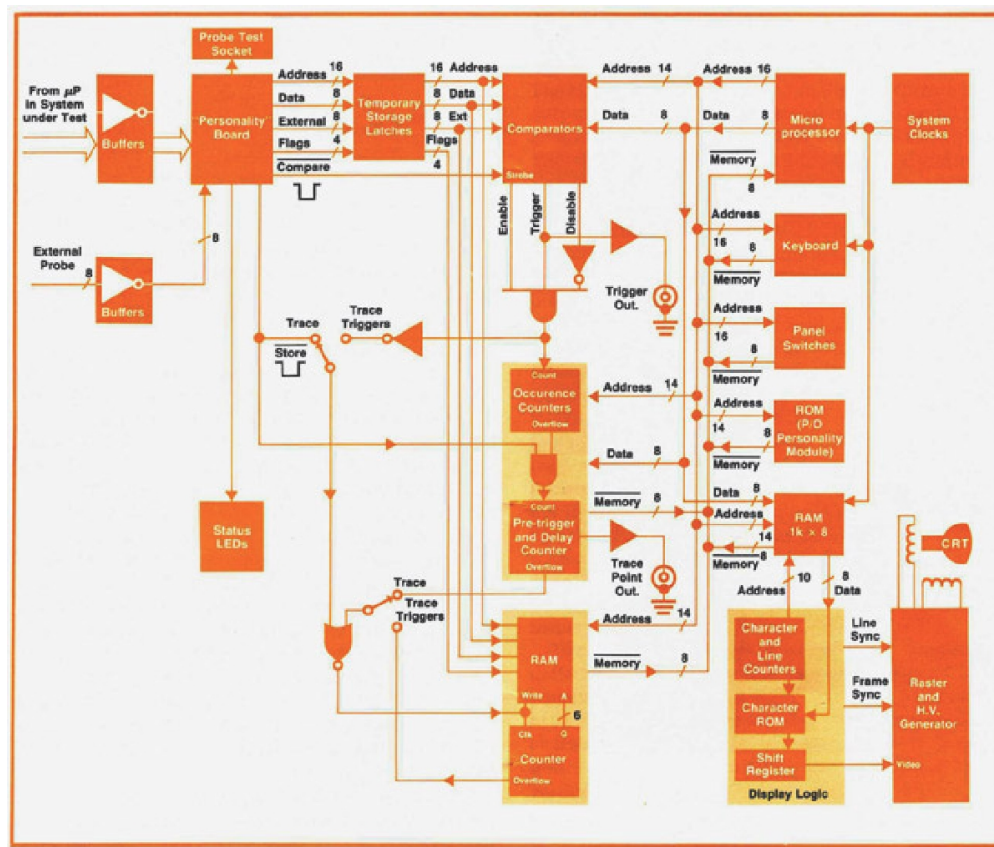
Utilisation

Cet analyseur d'état logique était utilisé par les enseignants des travaux pratiques d'électronique de la faculté des sciences de Rennes pour initier les étudiants aux circuits logiques et aux microprocesseurs.

Le HP 1611A a été introduit en 1977, dans le but principal de déboguer les systèmes qui utilisaient des microprocesseurs populaires de l'époque. C'était le premier analyseur d'état logique avec contrôle clavier et le premier instrument Hewlett Packard avec affichage mnémonique. Il était vendu avec des options pour les différents microprocesseurs : 8080, F8, Z 80. Les adaptations à ces différentes options sont détaillées dans la catalogue HP de 1978.

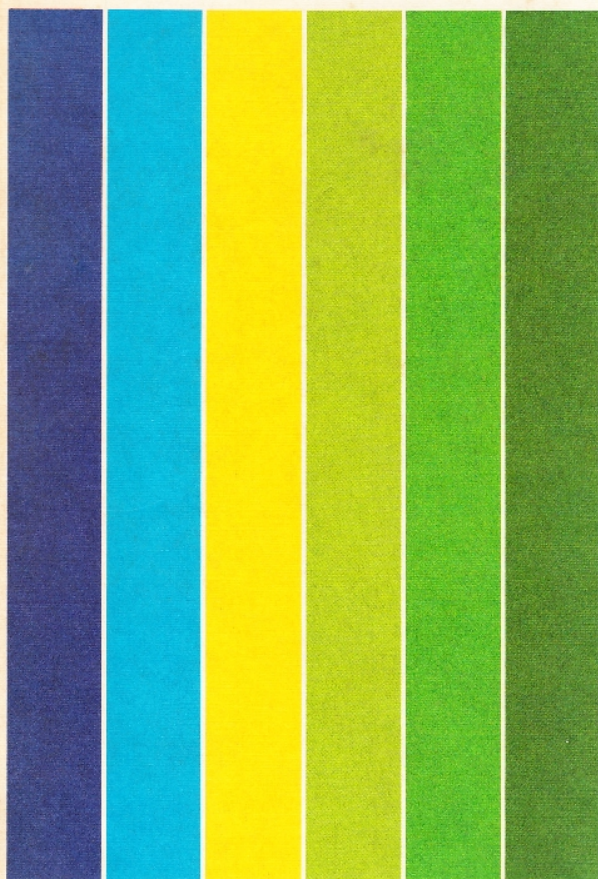








HEWLETT  PACKARD
MEASUREMENT/COMPUTATION



1978
ELECTRONIC
INSTRUMENTS
AND SYSTEMS

