

ANALYSEUR D'ÉTAT LOGIQUE HEWLETT-PACKARD HP 1631A

FICHE N° 3943

PRÉSERVER
SAUVEGARDER
VALORISER

Période de fabrication : 1975-1999
Fabricant : Hewlett-Packard
Domaines : Informatique et Communication, Physique
Sous-domaines : Electronique
Organisme : Université de Rennes
Ville : Rennes
Modèle : HP 1631A
Matériaux : Plastique, Métal

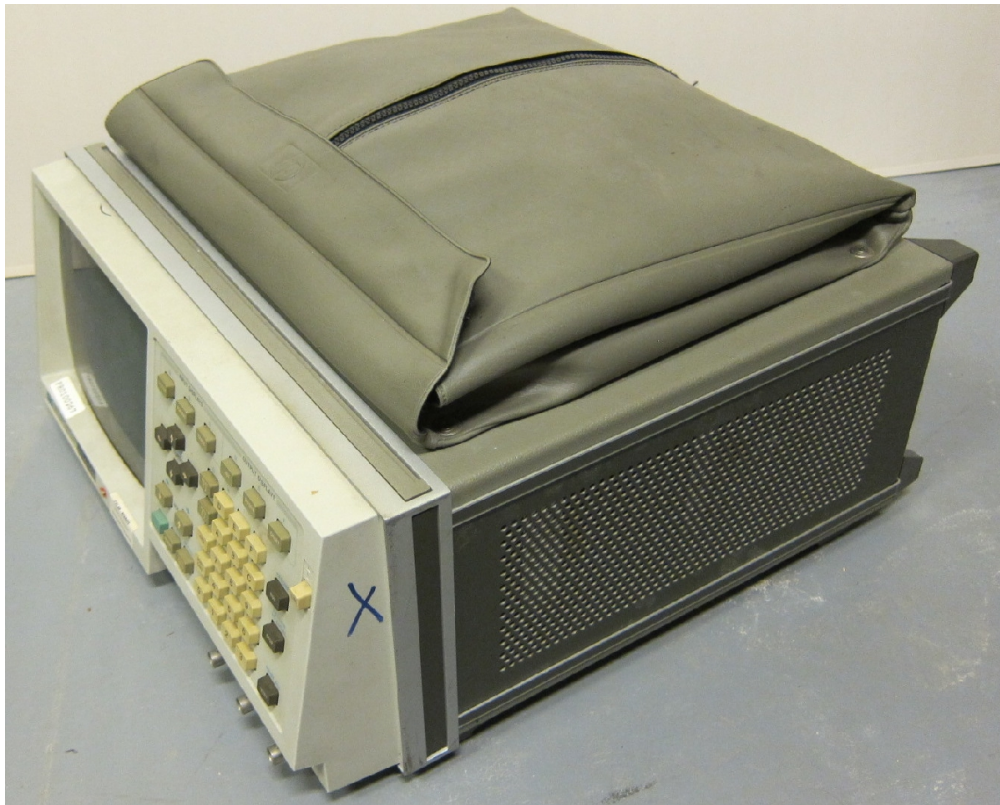
Description

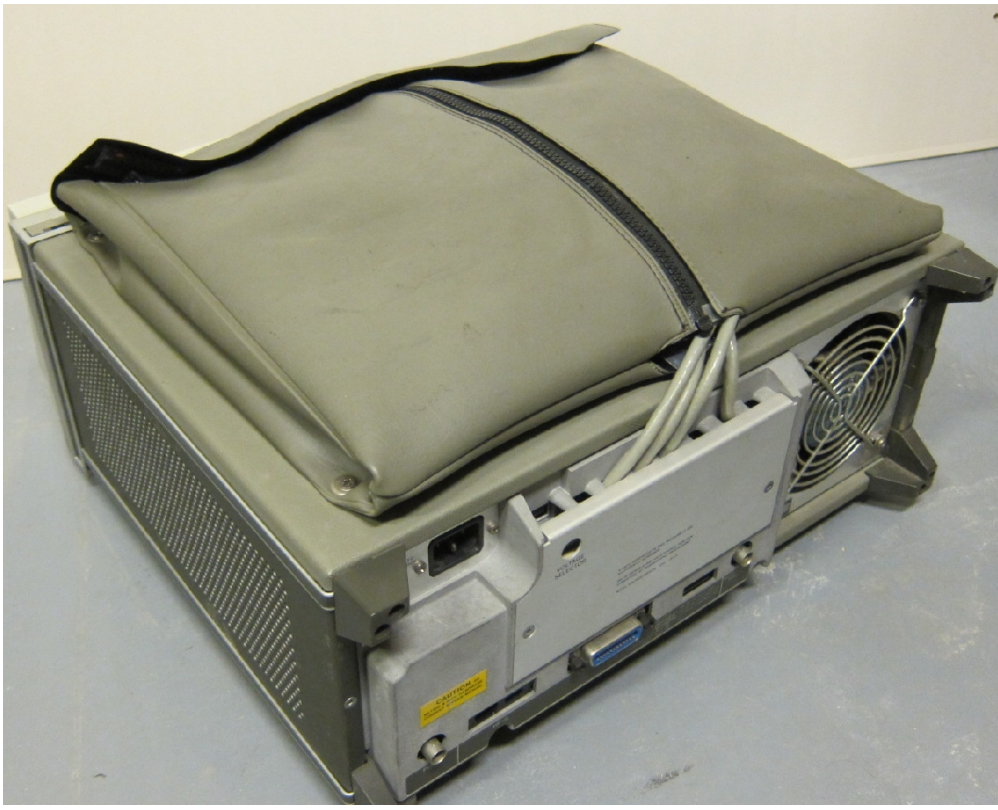
Cet appareil commercialisé par Hewlett-Packard à partir de 1986 est un analyseur d'état logique des systèmes à base de circuits électroniques. Il se présente sous la forme d'un oscilloscope avec un coffret métallique jaune clair et une façade avant constituée d'un écran gris à gauche, d'un ensemble de commandes à droite. La partie droite est réservée aux modes d'acquisition des signaux et à leur synchronisation. Les entrées de signaux se font par des connecteurs de type BNC situés dans la partie inférieure (INPUT 1 et 2) avec une entrée de synchronisation sur un signal externe (EXT TRIG). L'appareil est livré avec une trousse en cuir contenant diverses sondes de mesure. Une documentation était aussi disponible.

Utilisation

Cet analyseur d'état logique était utilisé par les enseignants des travaux pratiques d'électronique de la faculté des sciences de Rennes pour initier les étudiants aux circuits logiques et aux microprocesseurs. Le HP 1631A a été vendu à partir de 1986.









C.C.E.T.T.
MATERIEL CONSTITUANT
UN BIEN D'EQUIPEMENT
N° 760023 BCE 762860583





Pour nous citer :

Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Analyseur d'état logique Hewlett-Packard HP 1631A (Hewlett-Packard), <https://www.patstec.fr/ressources/objets/detail?id=15961>, consulté le 2026-06-13