

MODE D'EMPLOI DU PUPITRE PÉDAGOGIQUE POUR ÉTUDE DES CIRCUITS ANALOGIQUES ET LOGIQUES CADET

FICHE N° 4087

PRÉSERVER
SAUVEGARDER
VALORISER

Période de fabrication : 1975-1999

Fabricant : E et L Instruments

Domaines : Physique

Sous-domaines : Electronique, Electricité

Organisme : Université de Rennes

Ville : Rennes

Modèle : CADET

Matériaux : Papier

Description

Ce mode d'emploi en anglais décrit en détail la composition et le fonctionnement du pupitre pédagogique d'étude des circuits analogiques et logiques CADET. Il comprend aussi plusieurs schémas électriques.

Utilisation

Ce pupitre multi-fonction était très utilisé lors des travaux pratiques d'électronique par les étudiants. Il pouvait ainsi réaliser des circuits analogiques et logiques et les tester en direct.

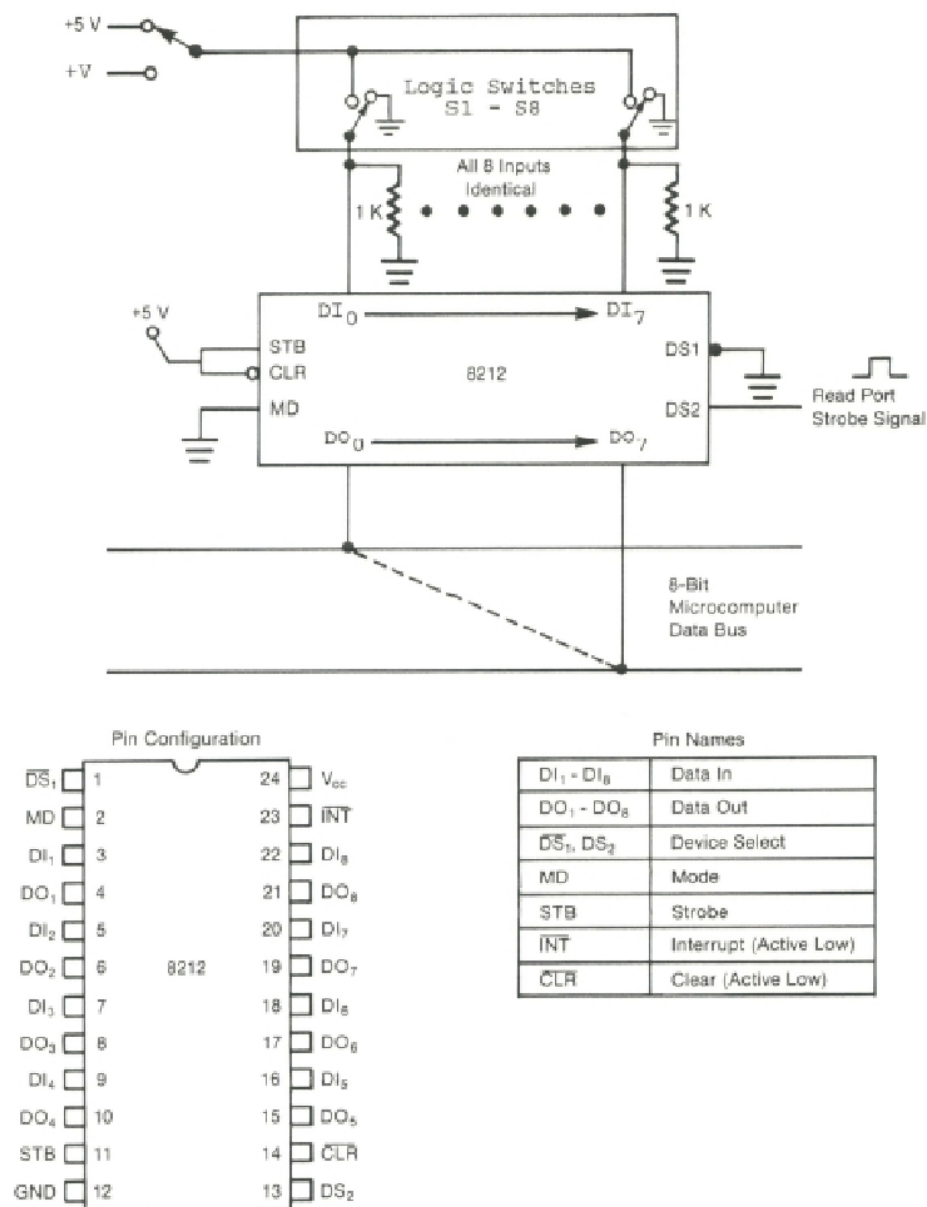


FIGURE 6. 8-Bit microcomputer input port.

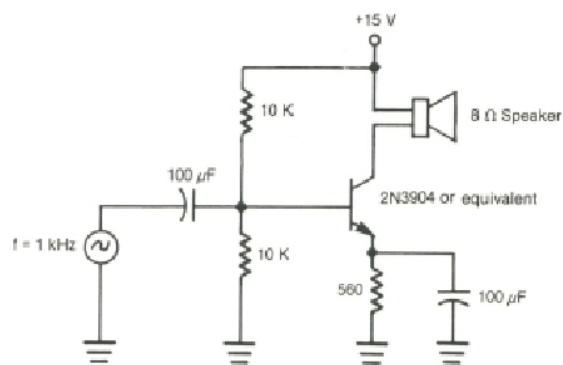
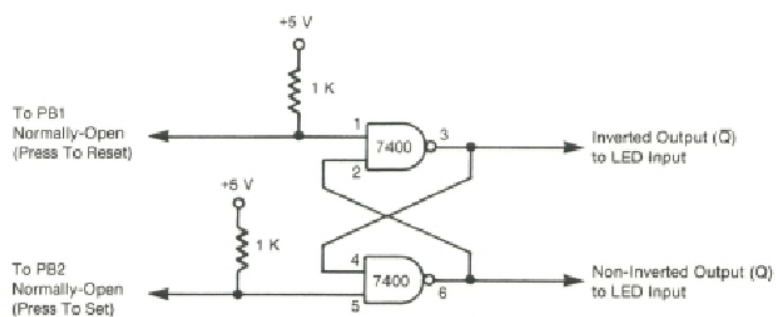


FIGURE 4. One-transistor audio amplifier.



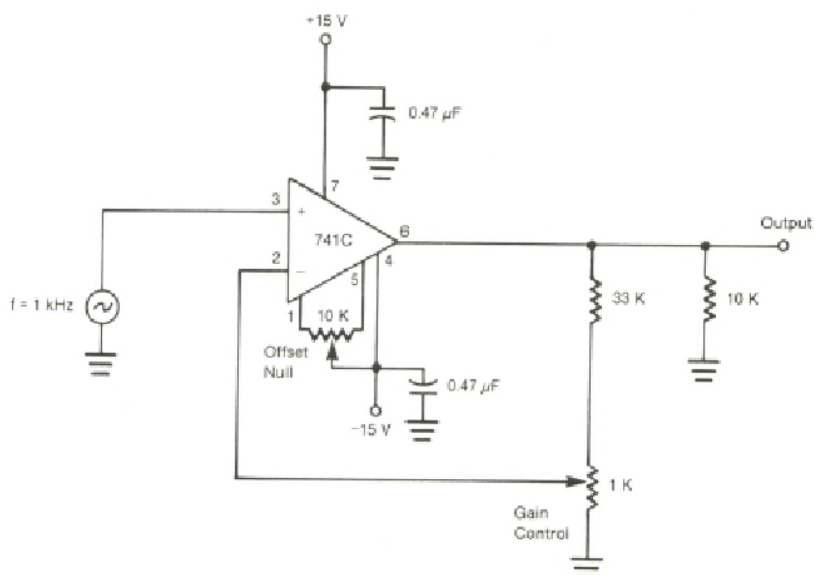
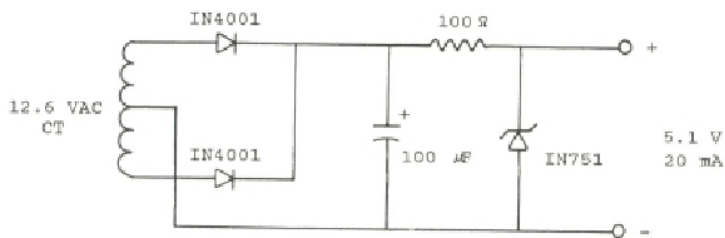


FIGURE 2. Variable gain audio amplifier with output DC offset null control.



SPEAKER

0.25 W, 8 ohms

BREADBOARDING AREA

Three SK-10 sockets with 840 tie-points each for a total of 2520 uncommitted tie-points.
Two QT-59B Bus strips internally connected to power and ground.
Fifty tie-points each for +5 V, +V, -V and ground.
Enclosure: High impact molded case.

WEIGHT

5 lbs. 14 oz. (2.66 kg)

OVERALL DIMENSIONS

6 1/2 x 16 x 11 1/2 inches H x W x D
(16.5 x 41 x 29 cm)

TABLE OF CONTENTS

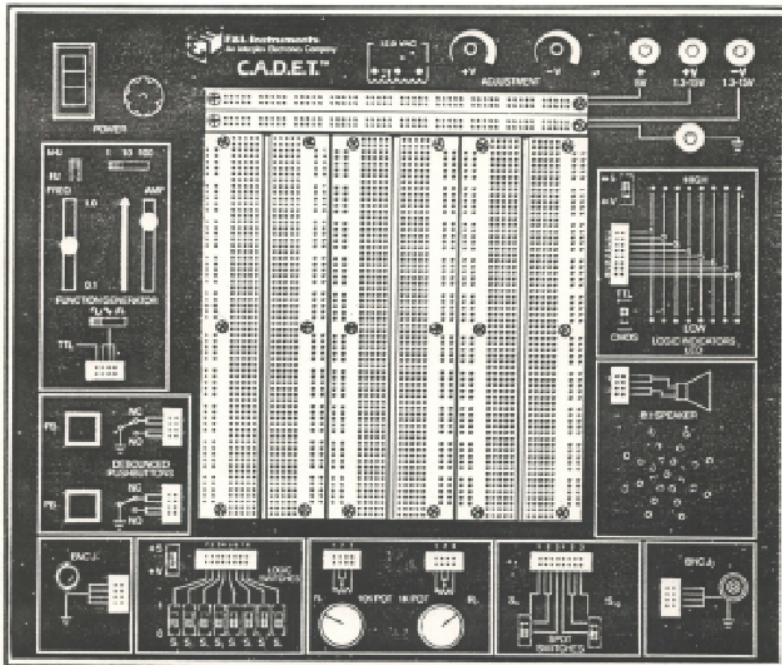
SPECIFICATIONS	Page ii
INTRODUCTION	Page 1
DESCRIPTION OF INDIVIDUAL FEATURES	Page 1
CHECKING OUT THE CADET	Page 4
BREADBOARDING TECHNIQUES	Page 5
ANALOG CIRCUIT EXAMPLES	Page 6
DIGITAL CIRCUIT EXAMPLES	Page 7
PARTS LIST.....	Page 12
PRODUCT WARRANTY AND REPAIR INFO	Page 13 & 14

LIST OF ILLUSTRATIONS

FIGURE 1. CADET panel layout	Page 2
FIGURE 2. Variable gain audio amplifier with output DC offset null control	Page 8
FIGURE 3. Full-wave rectified zener regulated power supply	Page 8
FIGURE 4. One-transistor audio amplifier	Page 9
FIGURE 5. Basic set-reset flip-flop built with two NAND gates	Page 9
FIGURE 6. 8-Bit microcomputer input port	Page 10
FIGURE 7. 4-Bit resettable binary counter	Page 11
FIGURE 8. Circuit schematic	Page 15

C.A.D.E.T. COMPLETE ANALOG / DIGITAL ELECTRONICS TRAINER

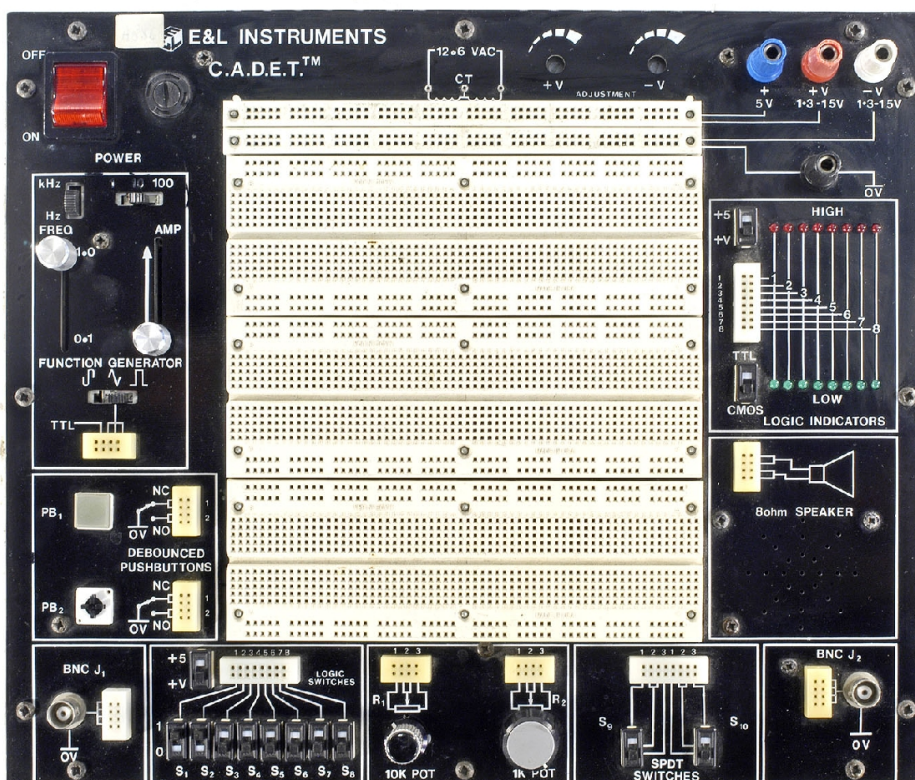
Instruction Manual



U.S. Patent D304957
00-01-0392
6/95



E&L INSTRUMENTS
1488 Highland Avenue, Unit 2
Cheshire, CT 06410
(203)272-3285 FAX: (203)272-4330



Pour nous citer :

Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Mode d'emploi du pupitre pédagogique pour étude des circuits analogiques et logiques CADET (E et L Instruments),
<https://www.patstec.fr/ressources/objets/detail?id=16105>, consulté le 2026-07-28