

PRÉSERVER
SAUVEGARDER
VALORISER

LIVRE : PDP11 PROCESSOR HANDBOOK

FICHE N° 8907

Période de fabrication : 1975-1999
Fabricant : fabricant non renseigné
Domaines : Informatique et Communication
Sous-domaines : Ordinateurs
Organisme : ACONIT
Ville : Angoulême (Charente)
Modèle :
Matériaux : Carton, Papier

Description

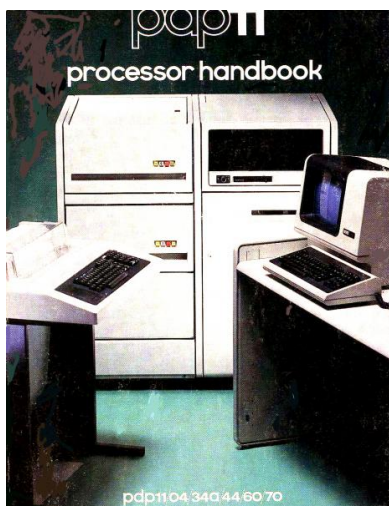
Le livre de 468 pages PDP11 Processor handbook publié par le groupe DEC traite des processeurs de type PDP (Programmable Data Processor) 11/04, 11/34A, 11/44, 11/60, 11/70, basés sur une architecture commune.

La compatibilité entre les différentes versions de processeurs est présente dans la conception, dans le logiciel et dans les options des périphériques. Chacune de ces machines utilise un bus de données appelé UNIBUS créé en 1970 par Digital Equipment Corporation.

Les chapitres du livre sont : Introduction, UNIBUS, addressing mode, instruction set, programming techniques, memory management, PDP-11/04 et 11/34A, PDP-11/44, PDP-11/60, PDP-11/70, floating point processors, commercial instruction set, Annexe : A- adresses Unibus, B- jeu d'instruction , C- table de conversion.

Utilisation

Le livre PDP11 Processor handbook fournit de l'information sur les paramètres du langage assembleur, les processus, les techniques de programmation du PDP 11, qui sont des mini-ordinateurs de 16 bits. Les logiciels et système d'exploitation utilisés sont : RT-11, DSM-11, RSTS/E, RSX-11M et RSX-11M plus, RSX-11S, IAS, TRAX. C'est aussi une façon pour la firme DEC de valoriser une de ses réussites commerciales majeures à partir d'une machine qui est devenue emblématique pour l'histoire de l'informatique industrielle.





CONTENTS	
CHAPTER 1	INTRODUCTION 1
CHAPTER 2	UNIBUS 11
CHAPTER 3	ADDRESSING MODES 23
CHAPTER 4	INSTRUCTION SET 45
CHAPTER 5	PROGRAMMING TECHNIQUES 105
CHAPTER 6	MEMORY MANAGEMENT 147
CHAPTER 7	PDP-11/04, 11/34A 181
CHAPTER 8	PDP-11/44 195
CHAPTER 9	PDP-11/60 233
CHAPTER 10	PDP-11/70 277
CHAPTER 11	FLOATING POINT PROCESSORS 341
CHAPTER 12	COMMERCIAL INSTRUCTION SET 405
APPENDIX A	UNIBUS ADDRESSES A-1
APPENDIX B	INSTRUCTION SET B-1
APPENDIX C	CONVERSION TABLE C-1
INDEX	 Index-1

Pour nous citer :
Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Livre : PDP11 Processor handbook (fabricant non renseigné), <https://www.patstec.fr/ressources/objets/detail?id=27319>, consulté le 2026-07-26