

PRÉSERVER
SAUVEGARDER
VALORISER

MICRO-ORDINATEUR DE BUREAU POWERSTACK

FICHE N° 9860

Période de fabrication : 1975-1999

Fabricant : Motorola

Domaines : Informatique et Communication

Sous-domaines : Ordinateurs

Organisme : ACONIT

Ville : Froges (Isère)

Modèle :

Matériaux : Plastique, Composants électroniques

Description

Le micro-ordinateur Motorola Powerstack est une machine de format "tour", en boîtier rectangulaire vertical.

Se trouvent en face avant, de haut en bas, un lecteur CD à tiroir, un lecteur disquettes, 3,5 pouces, le bouton-poussoir marche/arrêt et 2 voyants (marche et accès disques).

À l'arrière, l'alimentation avec prise secteur et ventilateur est placée en haut. Se trouvent ensuite l'ensemble des connecteurs des périphériques : un interface SCSI, deux prises séries Com1 et Com2, une prise 15 broches marquée Ethernet, une prise 25 broches interface parallèle imprimante ; puis en ligne, une prise RJ45 Ethernet 10/100, deux prises rondes clavier et souris, trois prises son sur jack 3,5mm (ligne entrée, micro entrée, ligne sortie).

L'arrière comporte 5 emplacements de cartes additionnelles dont 3 sont occupés par des cartes supplémentaires pour interface série/parallèle et vidéo.

Utilisation

Le Powerstack fut le PC le plus puissant de son époque, au milieu des années 1990. C'est l'un des rares micro-ordinateurs développés par la compagnie Motorola, pour exploiter son produit PowerPC.

Cette machine bien équipée en interface réseau et interface graphique a été utilisée pour des développements techniques en milieu industriel.

Le PowerPC, parfois abrégé PPC, est une gamme de microprocesseurs dérivée de l'architecture de processeur RISC POWER d'IBM, et développée conjointement par l'alliance AIM : Apple, IBM et Motorola Semiconducteurs. Le rétro-acronyme de PowerPC est Performance Optimization With Enhanced RISC Performance Computing. Ce micro-processeur a été utilisé par IBM pour ses serveurs, par Apple pour les Mac de 1994 à 2006 et par Amiga pour quelques machines.

Depuis 2004, l'architecture est gérée par la fondation Power.org. À partir de 2019, la fondation Power est gérée par la Linux Foundation qui place le design et les jeux d'instructions sous licence Open Source2.





Pour nous citer :

Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Micro-ordinateur de bureau Powerstack (Motorola), <https://www.patstec.fr/ressources/objets/detail?id=27637>, consulté le 2026-07-26