

FICHE TECHNIQUE (DATASHEET) : DU CIRCUIT MULTI-MODE 3212

FICHE N° 9148

PRÉSERVER
SAUVEGARDER
VALORISER

Période de fabrication : 1975-1999
Fabricant : fabricant non renseigné
Domaines : Informatique et Communication
Sous-domaines : Ordinateurs
Organisme : ACONIT
Ville : à préciser
Modèle :
Matériaux : Papier

Description

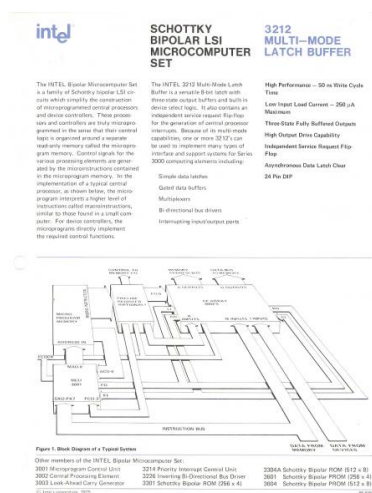
Titre traduit : Intel 3212 Multi-Mode Latch Buffer Datasheet

Ce petit fascicule de 10 pages sobrement imprimées en noir et rehaussées de bleu-gris consiste en la fiche technique du circuit 3212 Multi-Mode (Latch Buffer) qui consiste à distribuer les données à traiter entre les différents nœuds d'un circuit multiple. Celle-ci en détaille les caractéristiques techniques, avec schéma d'utilisation à l'appui, les fonctions des brochages, les conditions d'utilisation extrême, les dimensions, etc.

Utilisation

Ce document constructeur donne les spécifications complètes du circuit : 3212 Multi-Mode Latch Buffer.

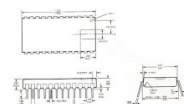
Ces informations permettent aux futures entreprises désirant utiliser ce composant de vérifier que les paramètres fournis par le produit sont adaptés à leurs objectifs technologiques. Pour comprendre la technologie de ces composants, il faut de plus citer un article représentatif du domaine "Designing central processors" par Marcian E. Hoff.



Introduction	1
Package Configuration	2
Package Outline	2
Pin Description	3
Functional Description	4
D.C. and Operating Characteristics	5
A.C. Characteristics and Waveforms	5
Typical A.C. and D.C. Characteristics	7, 8
Typical Connections	9

12	24
11	23
10	22
9	21
8	20
7	19
6	18
5	17
4	16
3	15
2	14
1	13
GND	

PACKAGE OUTLINE



Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Fiche technique (Datasheet) : du circuit Multi-Mode 3212 (fabricant non renseigné), <https://www.patstec.fr/ressources/objets/detail?id=29554>, consulté le 2026-07-25