

PRÉSERVER
SAUVEGARDER
VALORISER

MANUEL : COURS D'AUTOFORMATION V2 MATÉRIEL ET LOGICIELS DES MICROPROCESSEURS

FICHE N° 9092

Période de fabrication : 1975-1999
Fabricant : fabricant non renseigné
Domaines : Informatique et Communication
Sous-domaines : Ordinateurs
Organisme : ACONIT
Ville : Lens-Lestang (Drôme)
Modèle :
Matériaux : Carton, Papier

Description

Le manuel "Cours d'autoformation, matériel et logiciel des microprocesseurs, une initiation pratique d'autoformation aux microprocesseur, volume 2" se présente sous la forme d'un livre de 340 pages au format légèrement inférieur au A4, à couverture cartonnée souple. Il est imprimé en noir et blanc avec une couverture bicolore en noir et bleu.

Le volume 2 développe les méthodes d'entrée/sortie, les traitements des données binaires et décimales, les conversions des données binaires vers le décimal et réciproquement des données décimales vers le binaire. Il présente le microprocesseur AMTS qui sert de support au cours.

Utilisation

Le manuel "Cours d'autoformation, matériel et logiciel des microprocesseurs, une initiation pratique d'autoformation aux microprocesseur, volume 2" est destiné aux personnes chargées de la mise en œuvre des microprocesseurs comme contrôleurs de processus via des capteurs et des périphériques. Il est écrit à une période où les programmes étaient entrés directement en binaire et où les données s'affichaient en hexadécimal sur des afficheurs à 7 segments.

Il a été utilisé par une personne chargée de la formation permanente qui a souligné les passages importants et rajouté des commentaires manuscrits pour clarifier certains passages. L'un des buts de la formation était d'aider au passage de l'électronique à lampe vers la micro-informatique.

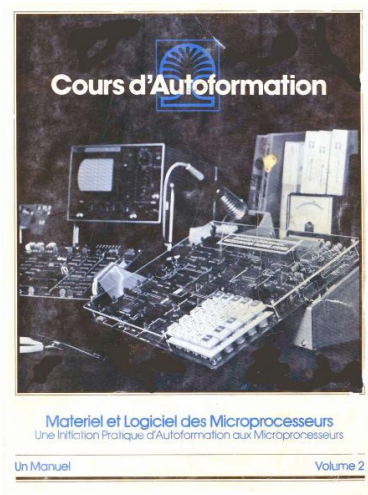


TABLE DES MATIERES

VOLUME II

7 MANIPULATIONS LOGIQUES DE BITS

7.1 Les commandes de rotation	7-1
7.2 Exercice d'affichage binaire	7-14
7.3 Fonctions logiques	7-22
7.4 Exercice avec fonctions logiques	7-30
7.5 Résumé	7-72

8 TECHNIQUES D'ENTRÉES/SORTIES

8.1 Entrées/Sorties isolées	8-2
8.2 Entrées/Sorties avec attribution de zones mémoire	8-35
8.3 Accès direct à la mémoire	8-59
8.4 Initialisation des opérations d'E/S	8-69
8.5 Routines de service des interruptions	8-73
8.6 Utilisation des interruptions avec le MTS	8-77

9 FORMAT DES DONNÉES

9.1 Entrées/Sorties en parallèle	9-3
9.2 Entrées/Sorties en série	9-11
9.3 Transmission et réception des caractères ASCII	9-20
9.4 Réception asynchrone	9-33
9.5 Programmes et Sous-Programmes du moniteur pour bande	9-44
9.6 Sous-Programmes moniteur d'émission et réception	9-49

IV

10 ARITHMÉTIQUE BINAIRE ET DÉCIMALE

10.1 Addition binaire	10 - 3
10.2 Addition de nombres à 4 octets	10 - 9
10.3 Soustraction binaire	10 - 13
10.4 Addition et soustraction décimales	10 - 15
10.5 Multiplication binaire	10 - 33
10.6 Multiplication décimale	10 - 39
10.7 Autres représentations des nombres	10 - 44

11 RÉVISION DES INSTRUCTIONS

11.1 Instructions de transfert des données	11 - 2
11.2 Les instructions de comptage	11 - 5
11.3 Les instructions affectant l'accumulateur et le registre	11 - 7
11.4 Les instructions arithmétiques et logiques	11 - 9
11.5 Les instructions de branchement	11 - 11
11.6 Entrées/sorties	11 - 14

12 EXTENSION DE VOTRE SYSTÈME D'APPRENTISSAGE DES

MICRO-ORDINATEURS AU MOYEN DE L'ADAPTEUR DE BUS S - 100	12 - 0
---	--------

V

APPENDICE A LE MONITEUR D'ICS

1. Description du système avancé du micro-ordinateur d'enseignement ICS	A-1
2. Fonctions générales du moniteur	A-4
3. Commandes du moniteur	A-12
4. Le contrôle par le programme des fonctions du moniteur	A-50
5. Entrées-sorties et sous-programmes du moniteur	A-54

APPENDICE B CONVERSIONS BINAIRE-DÉCIMAL

1. Conversion de décimal en binaire	B-1
2. Conversion de nombres fractionnaires décimaux en nombres fractionnaires binaires	B-11
3. Conversion de binaire en décimal	B-13
4. Conversion de nombres fractionnaires binaires en nombres fractionnaires décimaux	B-21

APPENDICE C FONCTIONS TRIGONOMÉTRIQUES

C-1

APPENDICE D (AMTS) SCHEMATIC

vi



INTEGRATED COMPUTER SYSTEMS, INC.

EDUCATION IS OUR BUSINESS

NORTH AMERICAN HEADQUARTERS Integrated Computer Systems, Inc. 10000 Wilshire Blvd. Suite 1000 Beverly Hills, CA 90210 Telephone: (310) 460-3200 Fax: (310) 460-3201	NORTH AMERICA - EASTERN REGION Integrated Computer Systems, Inc. 100 North Washington Street Suite 100 New York, NY 10038 Telephone: (212) 460-3200 Fax: (212) 460-3201	EUROPEAN HEADQUARTERS ICSP Ltd. Riverside House, 100 South London W14 7LH England Telephone: (0181) 733 1111 Fax: (0181) 733 1112
FRANCE ICSP France 10, rue Albert 1er 92000 Nanterre Telephone: (1) 49 43 37 Fax: (1) 49 43 38	GERMANY ICSP GmbH 10000 Berlin 10 Ruhlsdammstr. 10 Telephone: (30) 90 10 10 Fax: (30) 90 10 11	SCANDINAVIA ICSP AB Box 100 S-100 00 Stockholm Telephone: (08) 30 10 10 Fax: (08) 30 10 11

Pour nous citer :

Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Manuel : Cours d'autoformation V2 Matériel et Logiciels des microprocesseurs (fabricant non renseigné),
<https://www.patstec.fr/ressources/objets/detail?id=31835>, consulté le 2026-07-24