

PRÉSERVER
SAUVEGARDER
VALORISER

COMPOSANT 2 PROCESSEURS CPU PA-RISC

FICHE N° 1339

Période de fabrication : 1975-1999

Fabricant : HP Hewlett-Packard

Domaines : Informatique et Communication

Sous-domaines : Ordinateurs

Organisme : CC-IN2P3

Ville : Lyon (Rhône)

Modèle :

Matériaux : Plastique, Composants électroniques, Acier

Description

Ce lot est composé de deux cartes CPU (ou Central Processing Unit) de type "PA-RISC". Ces cartes, éléments indispensables de la gestion de l'activité des ordinateurs, intègrent des composants assemblés sur un support rigide plat, surmonté d'un disque en métal à trois niveaux, qui joue le rôle de dissipateur de chaleur.

Le PA-RISC fut le processeur conçu pour remplacer les vieilles générations 16 bits sur les serveurs de la série HP 3000, mais aussi les processeurs de type Motorola 680x0 sur les stations de travail et serveurs Unix d'HP. Ils sont basés sur une architecture RISC développée par HP dans les années 1980 et utilisée dans les ordinateurs HP des années 1980 aux années 2000. Il existe trois versions de l'architecture et des processeurs PA-RISC : PA-RISC 1.0 32 bits dans les années 1980, PA-RISC 1.1 32 bits dans les années 1990 et PA-RISC 2.0 64 bits jusqu'aux années 2000.

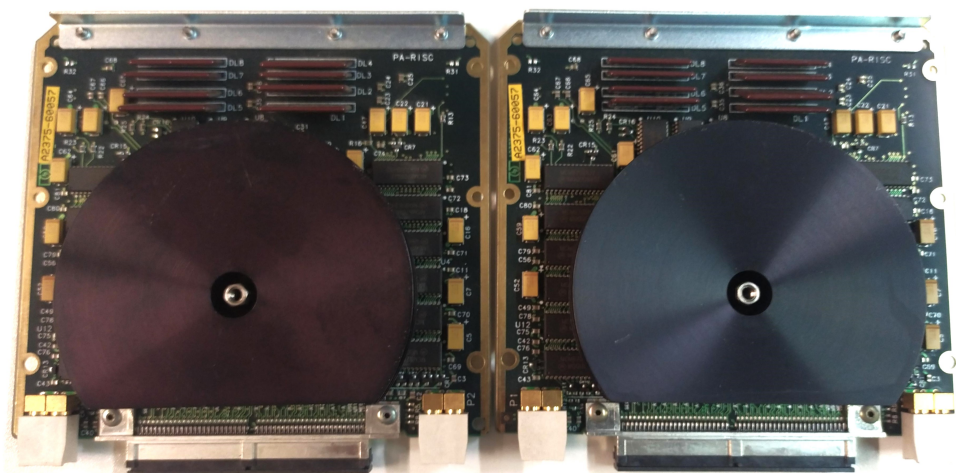
Les processeurs PA-RISC suivants ont été conçus par HP dans son VLSI Technology Center (VTC) et son Systems & VLSI Technology Operation (SVTO) depuis 1986.

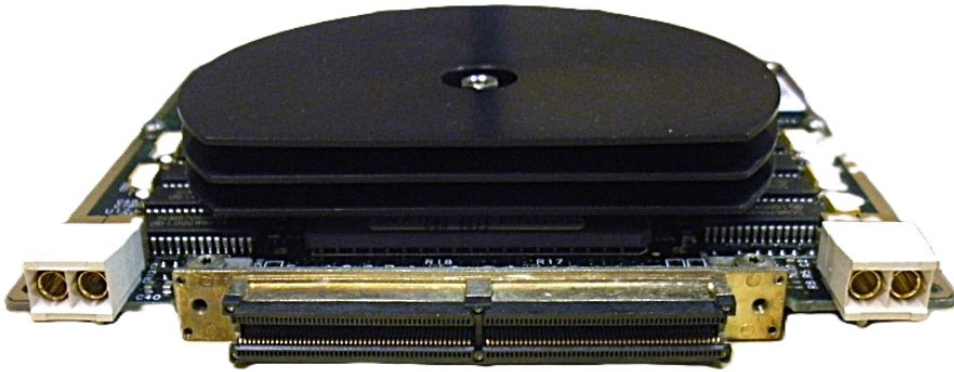
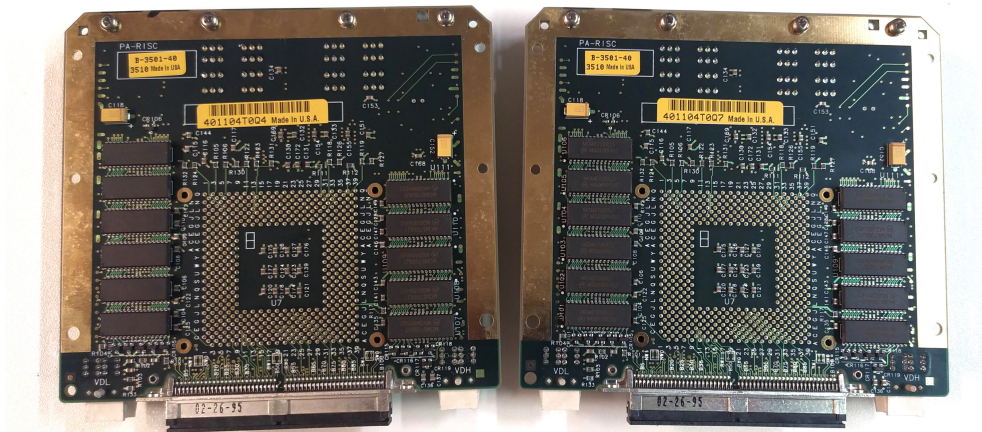
Utilisation

PA-RISC est un microprocesseur utilisé dans des stations de travail de la société Hewlett-Packard. Son nom vient du type de l'architecture choisie : RISC (reduced instruction set computer) et PA, qui sert à désigner «Precision-Architecture». PA est aussi reconnu par certains comme désignant Palo Alto, ville où se situe le siège de Hewlett-Packard.

L'architecture PA-RISC est le résultat des recherches concernant le développement du premier processeur 32 bits au monde, le Focus. Cette architecture propose un jeu d'instruction complet permettant d'optimiser la gestion du pipeline lors de la compilation. On peut ainsi la considérer comme une première approche du VLIW et, plus tard, de l'architecture EPIC proposée dans l'Itanium d'Intel.

Une des technologies utilisées dans une version du PA-RISC, le PA-7100, est conçue pour accélérer les traitements pour les applications MultiMedia. Elle forme une ébauche de ce que sera par la suite la technologie MMX d'Intel.





Pour nous citer :

Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Composant 2 processeurs CPU PA-RISC (HP Hewlett-Packard), <https://www.patstec.fr/ressources/objets/detail?id=35960>, consulté le 2026-09-01