

SERVEUR IBM RS6000 43P-240

FICHE N° 9858

PRÉSERVER
SAUVEGARDER
VALORISER

Période de fabrication : 1975-1999

Fabricant : International Business Machines Corp.

Domaines : Informatique et Communication

Sous-domaines : Ordinateurs

Organisme : ACONIT

Ville : Froges (Isère)

Modèle : 7043-240

Matériaux : Métal, Composants électroniques

Description

Ce serveur IBM RS6000 43P-240 est de format tour (organisation verticale, avec façade étroite sur la quelle peu de fonction sont accessibles, mise à part la fonction On/Off), et il est en capacité d'alimenter plusieurs stations de travail, telles que les 720-001. Il se place idéalement sous un bureau ou dans un placard ventilé.

RISC System/6000, ou RS/6000, constitue une famille de serveurs, de stations de travail et de superordinateurs fabriqués par IBM dans les années 1990. Les RS/6000 sont fondés sur une architecture RISC et fonctionnent sur UNIX. Ils ont remplacé la plateforme IBM RT en février 1990. Ils étaient les premiers ordinateurs à utiliser des microprocesseurs POWER et PowerPC. Le nom de la famille RS/6000 a été changé en System p en octobre 2000.

Utilisation

Cette machine est emblématique de l'alliance IBM-Bull-Apple autour du processeur PowerPC :

« L'histoire de cette architecture commence avec John Cocke, l'inventeur des processeurs à jeux d'instructions réduits [...]. Mais c'est IBM, avec son processeur Power, qui va lancer un renouveau des puces RISC : Big Blue réalise en 1990 qu'il lui est nécessaire de disposer d'un processeur destiné à animer sa ligne de machines RS/6000, de l'entrée au haut de gamme. Début 1991, l'entreprise s'aperçoit que ses travaux pourraient donner lieu à un processeur vendu en grandes quantités et approche donc Motorola. Pour ce dernier, c'est une aubaine : son processeur RISC, le 88000, a du mal à se vendre. La firme en fait part à Apple, son plus gros client consommateur de puces pour ordinateurs, qui se joint à l'équipe. Le développement de l'architecture PowerPC (pour Power Performance Computing) s'avère en gros une fusion du bus frontal du processeur 88000 de Motorola et de l'architecture Power d'IBM. L'alliance AIM est un pari gagnant : Apple obtient le processeur RISC le plus puissant du marché, IBM fait main basse sur une nouvelle puce industrialisable en grandes quantités, et Motorola accède à une architecture RISC dernier cri. »

La citation tirée du site d'actualités techniques ITespresso.fr





Pour nous citer :

Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Serveur IBM RS6000 43P-240 (International Business Machines Corp.), <https://www.patstec.fr/ressources/objets/detail?id=36182>, consulté le 2026-07-18