

MÉMOIRE À TORES

FICHE N° 30639

PRÉSERVER
SAUVEGARDER
VALORISER

Période de fabrication : 1975-1999

Fabricant : fabricant non renseigné

Domaines : Informatique et Communication

Sous-domaines : Ordinateurs

Organisme : Université de Nantes - Institut universitaire de technologie (IUT)

Ville : Nantes

Modèle :

Matériaux : Métal

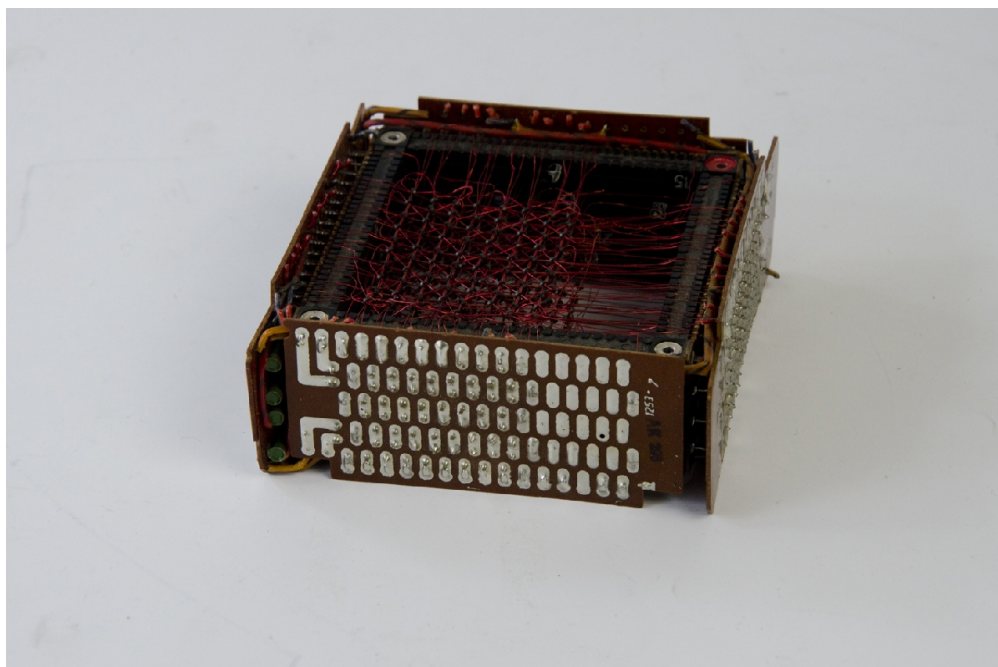
Description

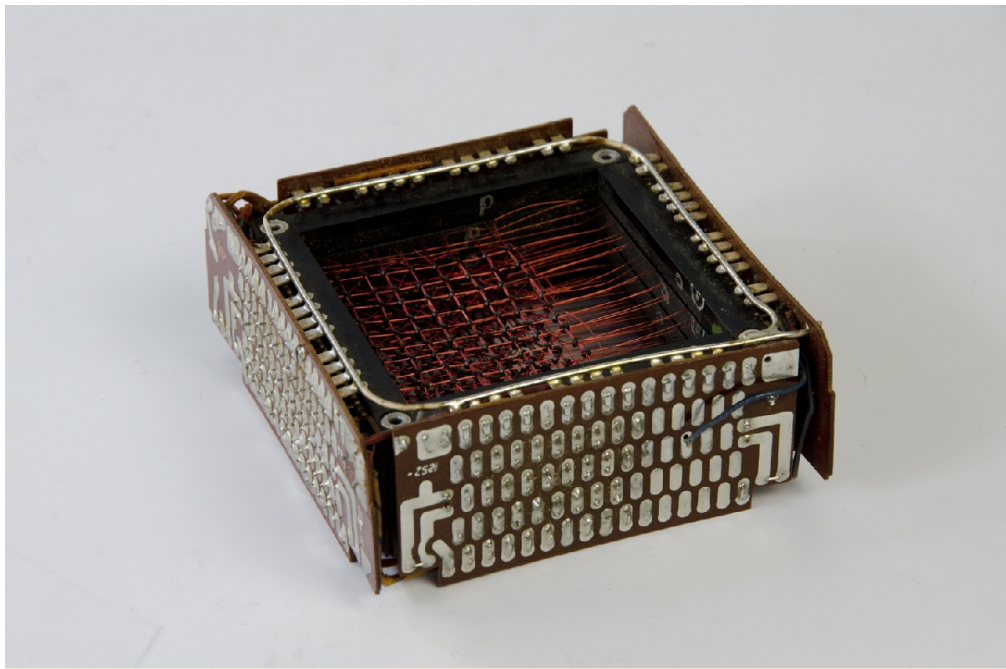
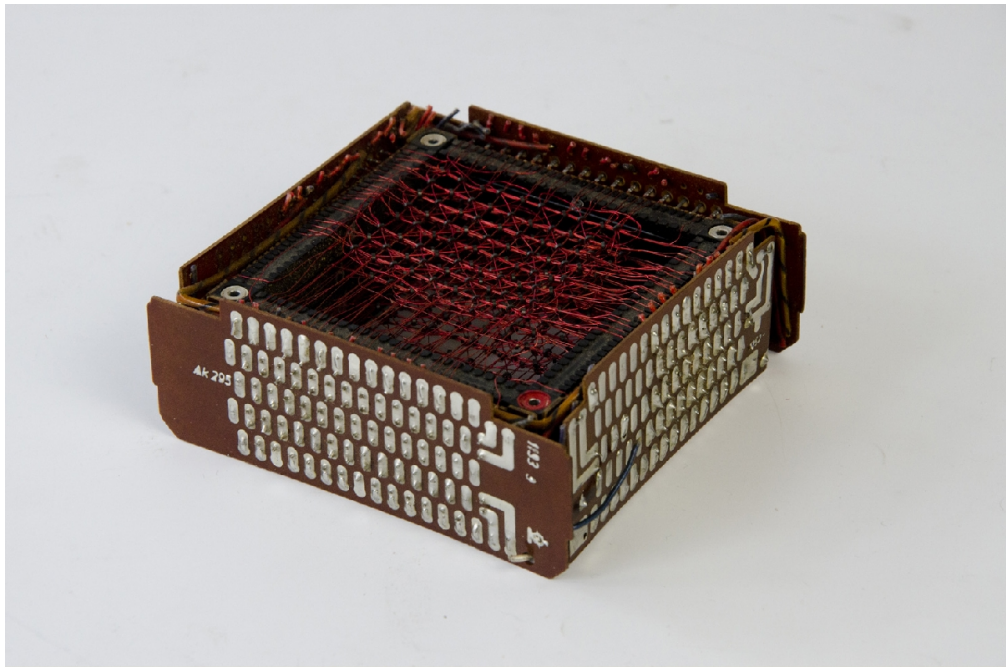
La carte mémoire à tores, support de stockage d'informations binaires, constituait la mémoire centrale de l'ordinateur. Cet ensemble est composé de 8 grilles superposées de tores de ferrite (petits anneaux en matériau magnétique (la ferrite), organisés en matrice) et de circuits d'accès à ces tores. Chaque tore de ferrite stockait un bit. Leur valeur (0 ou 1) était déterminée par le sens du champ magnétique, initialement défini grâce aux fils électriques traversant les anneaux aimantés. On organise les tores en «?plan?» par ligne et par colonne. On assemble les plans entre eux et on obtient ainsi des mémoires de plusieurs milliers de «?mots?» binaires de 16 ou 24 ou 32 bits. Une mémoire à tores pouvait comporter plus d'un million de tores. Première mémoire réinscriptible, la carte mémoire à tores détrône la carte perforée. Ce type de carte mémoire sera utilisé jusqu'à la fin des années 1980 ou milieu des années 1990.

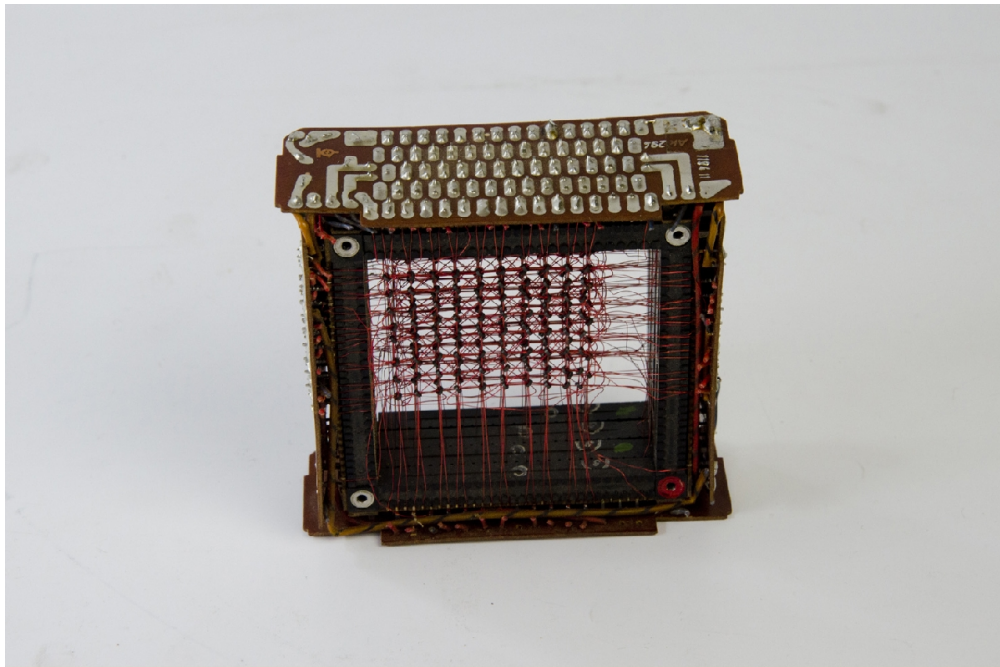
Utilisation

Cette carte mémoire provient d'un don privé.

Les autres cartes mémoires de ce type sont généralement utilisées dans le domaine de l'informatique, à l'intérieur d'ordinateurs fabriqués à cette époque (1975-1990)







Pour nous citer :

Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Mémoire à tores (fabricant non renseigné), <https://www.patstec.fr/ressources/objets/detail?id=4283>, consulté le 2026-09-13