

ANALYSEUR LOGIQUE

FICHE N° 30675

PRÉSERVER
SAUVEGARDER
VALORISER

Période de fabrication : 1975-1999

Fabricant : Enertec-Schlumberger

Domaines : Physique

Sous-domaines : Electronique

Organisme : Université de Nantes - Institut universitaire de technologie (IUT)

Ville : Nantes

Modèle : 7600

Matériaux :

Description

L'analyseur logique 7600 Schlumberger est constitué d'un boîtier rectangulaire comportant deux poignées sur la face avant. Différents boutons de réglages ainsi qu'un écran cathodique sont également situés sur la face avant.

Cet appareil sert à montrer les niveaux logiques dans des systèmes

électroniques utilisant des circuits logiques comme les

microprocesseurs, les mémoires etc. Il utilise des sondes qui transforment les signaux

d'entrée en niveaux logiques. Il est composé d'une mémoire, d'un

système d'horloge synchronisable et d'un programme de décodage. Les instructions

exécutées, les signaux d'adresse et de données peuvent être suivis sur l'écran. Le clavier

permet, par ailleurs,

d'introduire des données codées en base hexadécimale.

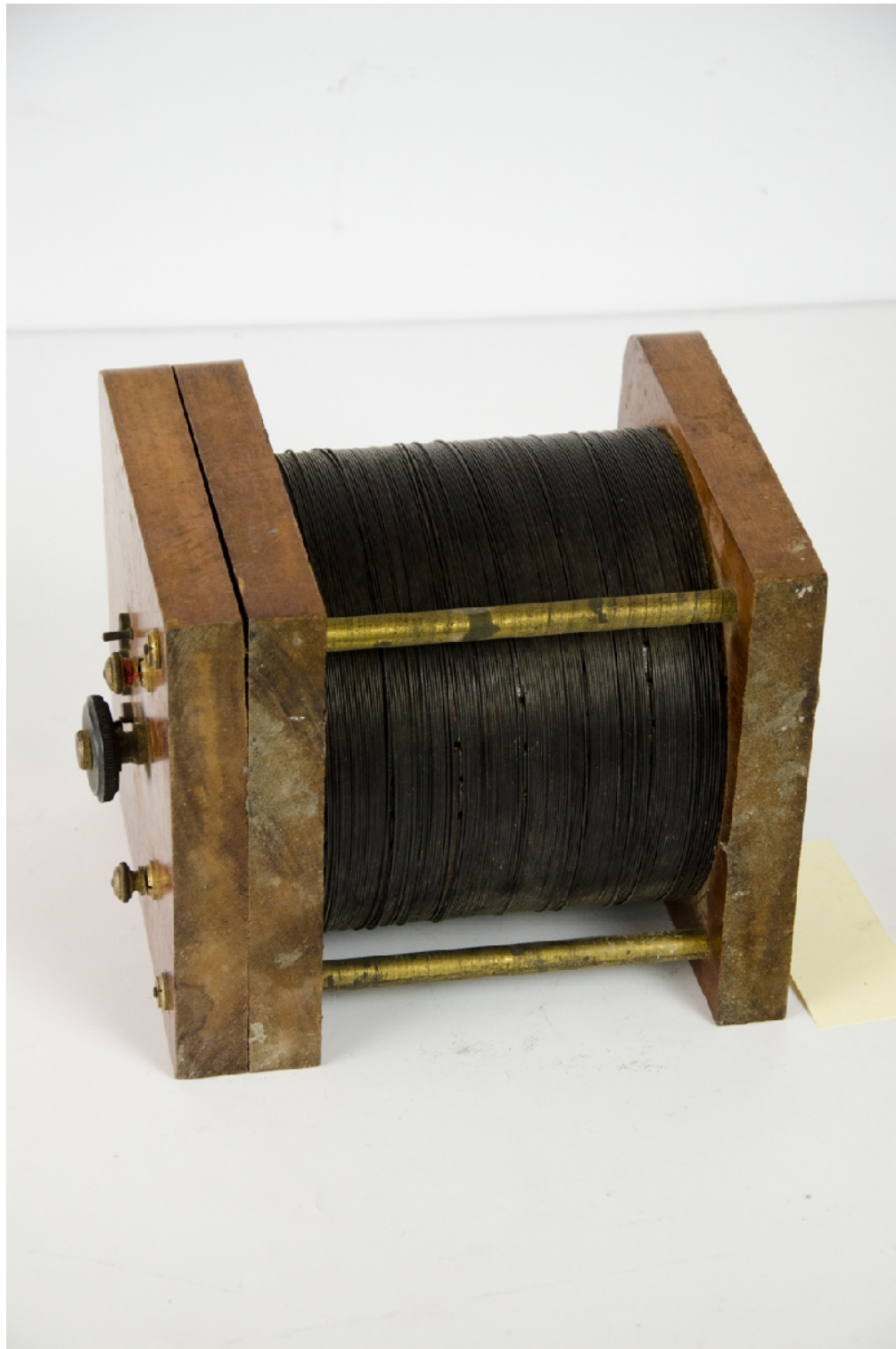
Utilisation

Cet appareil provient de l'UFR de sciences et techniques de l'Université de Nantes. Il était utilisé pour l'enseignement dans le cadre des travaux

pratiques d'informatique industriel du cursus EEA à partir des années 1980 jusqu'à 1995.









Pour nous citer :

Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Analyseur logique (Enertec-Schlumberger), <https://www.patstec.fr/ressources/objets/detail?id=4319>, consulté le 2026-10-19