PRÉSERVER
SAUVEGARDER
VALORISER

# ANALYSEUR LOGIQUE

FICHE N° 30700

Période de fabrication : 1975-1999
Fabricant : Philips Electronics N.V.
Domaines : Physique
Sous-domaines : Electronique
Organisme : Université de Nantes - Institut universitaire de technologie (IUT)
Ville : Nantes
Modèle : PM 3580
Matériaux :

**Description**

L'analyseur logique PM 3580 Philips est constitué d'un boitier rectangulaire comportant une poignée pouvant aussi servir de socle. Différents boutons de réglages, un clavier numéroté, un écran cathodique et un réceptacle à disquette sont situés sur la face avant.
Cet appareil sert à montrer les niveaux logiques dans des systèmes électroniques utilisant des circuits logiques comme les microprocesseurs, les mémoires etc. Il utilise des sondes qui transforment les signaux d'entrée en niveaux logiques. Il est composé d'une mémoire, d'un système d'horloge synchronisable et d'un programme de décodage. Les instructions exécutées, les signaux d'adresse et de données peuvent être suivis sur l'écran. Le clavier permet, par ailleurs, d'introduire des données codées en base hexadécimale. il permet de visualiser les états logiques.

**Utilisation**

Cet appareil provient de l'UFR de Sciences et Techniques de l'Université de Nantes. Il a été utilisé de 1995 à 2005 pour l'enseignement dans le cadre des travaux pratique d'informatique industrielle compris dans le cursus EEA .

**Pour nous citer :**
Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Analyseur logique (Philips Electronics N.V.), https://www.patstec.fr/ressources/objets/detail?id=4344, consulté le 2026-10-19