

SIMULATEUR LOGIQUE SÉQUENTIEL (2)

FICHE N° 136

PRÉSERVER
SAUVEGARDER
VALORISER

Période de fabrication : 1950-1974

Fabricant : Institut National des Sciences Appliquées de Toulouse - INSA

Domaines : Informatique et Communication

Sous-domaines :

Organisme : Institut national des sciences appliquées (INSA)

Ville : Toulouse

Modèle :

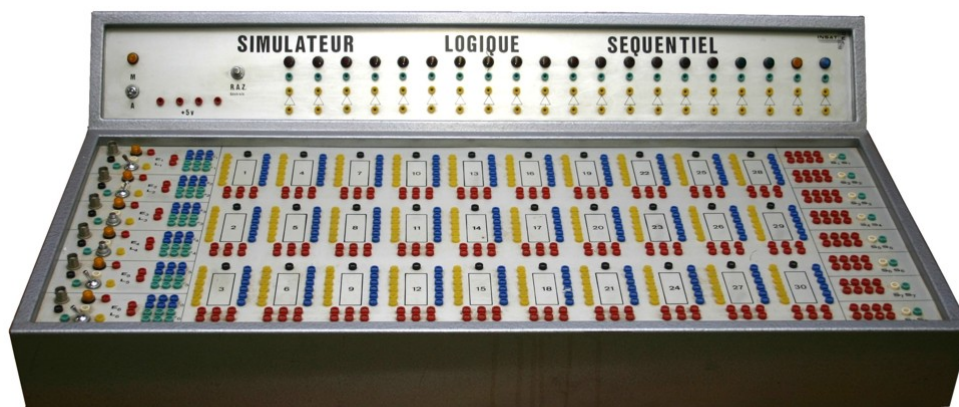
Matériaux :

Description

Un simulateur logique permet de câbler, tester et comprendre le fonctionnement de circuits digitaux, afin d'apprendre les bases de l'électronique numérique et de l'informatique. Ce simulateur est constitué d'un ensemble de cellules logiques à mémoire identiques, permettant le câblage direct d'un système séquentiel à partir du graphe décrivant son fonctionnement. Chaque cellule permet de simuler un état du système et se connecte en amont aux cellules des états précédents et en aval aux cellules des états suivants. Les entrées agissent directement sur les cellules pour déclencher l'évolution de l'état. Des dispositifs annexes permettent de générer des entrées logiques (boutons poussoirs) et de visualiser les sorties (voyants lumineux).

Utilisation

Cette platine a été fabriquée par l'INSA de Toulouse pour des travaux pratiques illustrant les enseignements de logique séquentielle. Cette démarche pédagogique est améliorée au fil des années, plusieurs générations de ce type de simulateur se sont succédé. Celle-ci est la 2ème génération par rapport aux deux autres inventoriées.



Pour nous citer :

Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Simulateur logique séquentiel (2) (Institut National des Sciences Appliquées de Toulouse - INSA), <https://www.patstec.fr/ressources/objets/detail?id=6505>, consulté le 2026-07-24