

SIMULATEUR LOGIQUE DE TRAVAUX PRATIQUES

FICHE N° 371

PRÉSERVER
SAUVEGARDER
VALORISER

Période de fabrication : 1975-1999

Fabricant : Laboratoire d'Electrotechnique et d'Electronique Industrielle - LEEI

Domaines : Physique, Informatique et Communication

Sous-domaines : Electronique

Organisme : Ecole Nat. Sup. d'Electrotech. d'Electronique d'Info. d'Hydraulique des Télécom.

Ville : Toulouse

Modèle :

Matériaux :

Description

Ce simulateur logique de travaux pratiques permet de câbler, tester et comprendre le fonctionnement de circuits digitaux, afin d'apprendre les bases de l'électronique numérique et de l'informatique. Il est construit autour de circuits intégrés électroniques et propose une platine douilles permettant diverses possibilités de câblage par l'étudiant. Le simulateur permet ainsi de simuler des fonctions logiques : multiplexeurs, mémoires ...

Utilisation

Cet objet a été fabriqué par le personnel de l'ENSEEIH pour l'enseignement en travaux pratiques de la logique séquentielle et combinatoire. (Instrument relié au Parcours de chercheur de Jean Faucher)



Pour nous citer :

Base de la Mission nationale de sauvegarde et de valorisation du patrimoine scientifique et technique contemporain, PATSTEC, Simulateur logique de travaux pratiques (Laboratoire d'Electrotechnique et d'Electronique Industrielle - LEEI), <https://www.patstec.fr/ressources/objets/detail?id=6789>, consulté le 2026-07-24